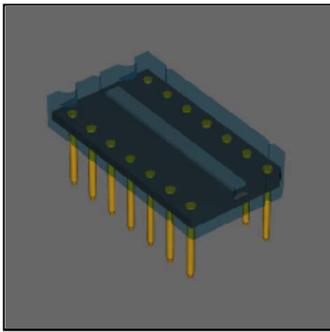


リニアアレイセンサ LINEAR ARRAY SENSOR



PICA4550-02 は高分解能、アナログ電圧出力のフォトセンサです。
対象物の模様、濃淡の検出にご使用頂けます。

Our new product PICA4550-02 is an one-dimensional image sensor. It is high resolution and analog voltage output. It is available to detect pattern and shades.

▶ **特長 FEATURES**

- 256 画素 (標準画素サイズ : 63.5 × 55.5 μm)
256 Pixels (Standard Pixel Size : 63.5 × 55.5 μm)
- 2チップ連結品 (128 画素 × 2)
2chips connected. (128 Pixels × 2)
- 分解能 400 dpi
Resolution 400 dpi
- 信号処理が簡単
It is a simple signal processing.

▶ **絶対最大定格 ABSOLUTE MAXIMUM RATINGS**

(Ta=25°C)

Item	Symbol	Rating	Unit
電源電圧 Supply Voltage	Vdd	-0.3 to 3.7	V
入力電圧範囲 Input Voltage	VI	-0.3 to Vdd+0.3	V
動作温度 Operating Temperature *1.	Topr.	-25 to 70	°C
保存温度 Storage Temperature *1.	Tstg.	-25 to 85	°C
半田温度 Soldering Temperature *2.	Tsol.	240	°C

- *1. 氷結、結露の無き事
No icebound or dew
- *2. JEDEC level 5a

▶ **用途 APPLICATIONS**

バーコードリーダー / 測距センサ / 分光器

Barcode reader / Distance Sensor / Spectroscope

▶ **電気的光学的特性 ELECTRO-OPTICAL CHARACTERISTICS**

(Ta=25°C)

Item	Symbol	Conditions	Min.	Typ.	Max.	Unit
動作電圧 Supply Voltage	Vdd	-	2.2	3.0	3.6	V
消費電流 Consumption Current	Icc	Dark	-	8	12	mA
出力電圧 Output Voltage	Vout	Average of 256pixels ,0.388nW/Pixel	-	2.0	-	V
暗出力電圧 Dark Output Voltage	Vdrk	Dark ,Average of 256pixels	0	-	0.2	V
出力飽和電圧 Output Saturation Voltage	Vsat	-	Vdd-0.5	-	-	V
クロック周波数 Clock Frequency	Fclk	-	5	-	5,000	kHz
測定積分時間 Measurement Integration Time	Tint	Fclk=1MHz	0.0676	-	100	msec
セトリング時間 Settling Time	Ts	±1%	-	190	-	nsec
感度波長 Sensitivity Wavelength	λ	Relative sensitivity over 10%	400	-	1,000	nm

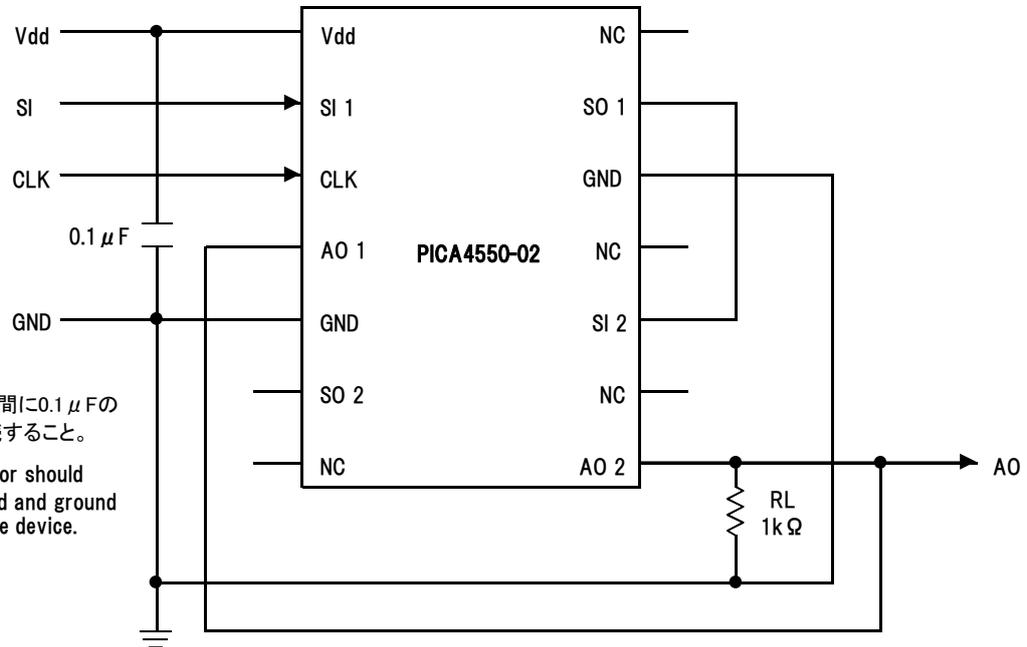
(Vdd=3V ,Fclk=1MHz , λ =650nm ,Tint=5msec ,RL=1k Ω ,CL=10pF)

本資料に掲載しております内容は、技術の改良、進歩等によって予告なしに変更されることがあります。ご使用の際には、仕様書をご用命の上、内容の確認をお願いいたします。
The contents of this data sheet are subject to change without advance notice for the purpose of improvement. When using this product, please refer to the latest specifications.

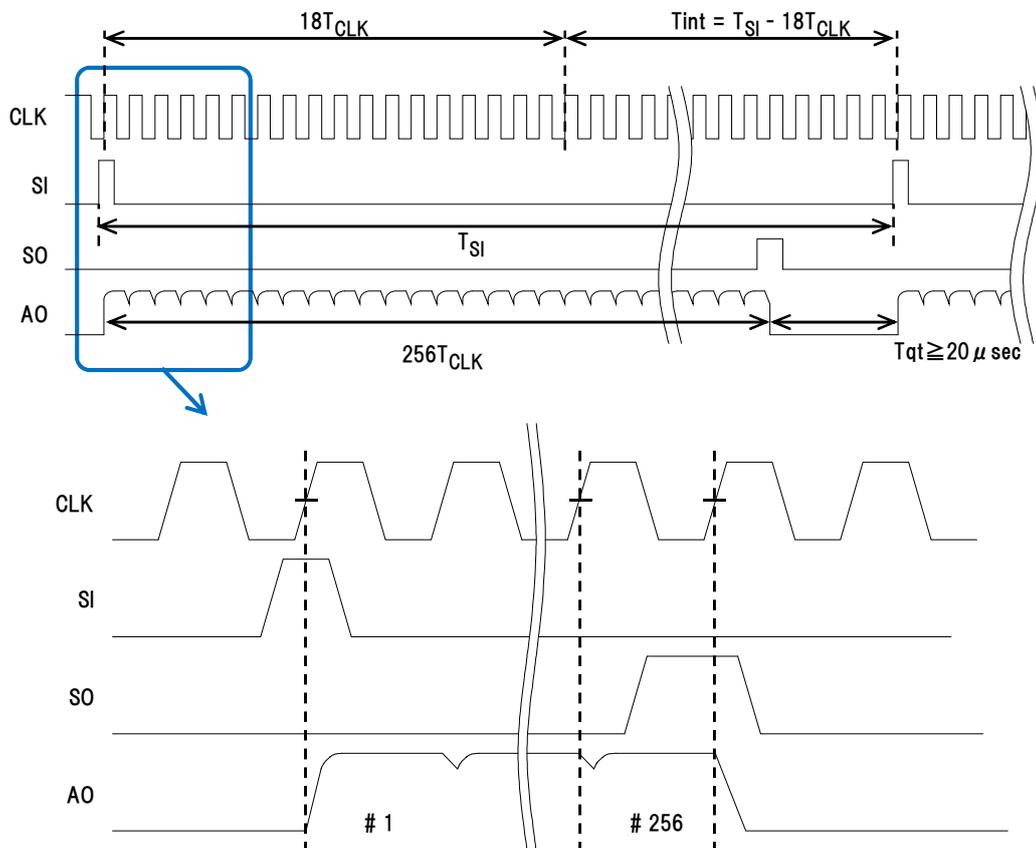
リニアアレイセンサ LINEAR ARRAY SENSOR

■ 接続例1: 直列接続 Connection example 1: Serial connection

デバイス直近のVdd-GND間に0.1 μFのバイパスコンデンサを接続すること。
 A 0.1 μF bypass capacitor should be connected between Vdd and ground as close as possible to the device.



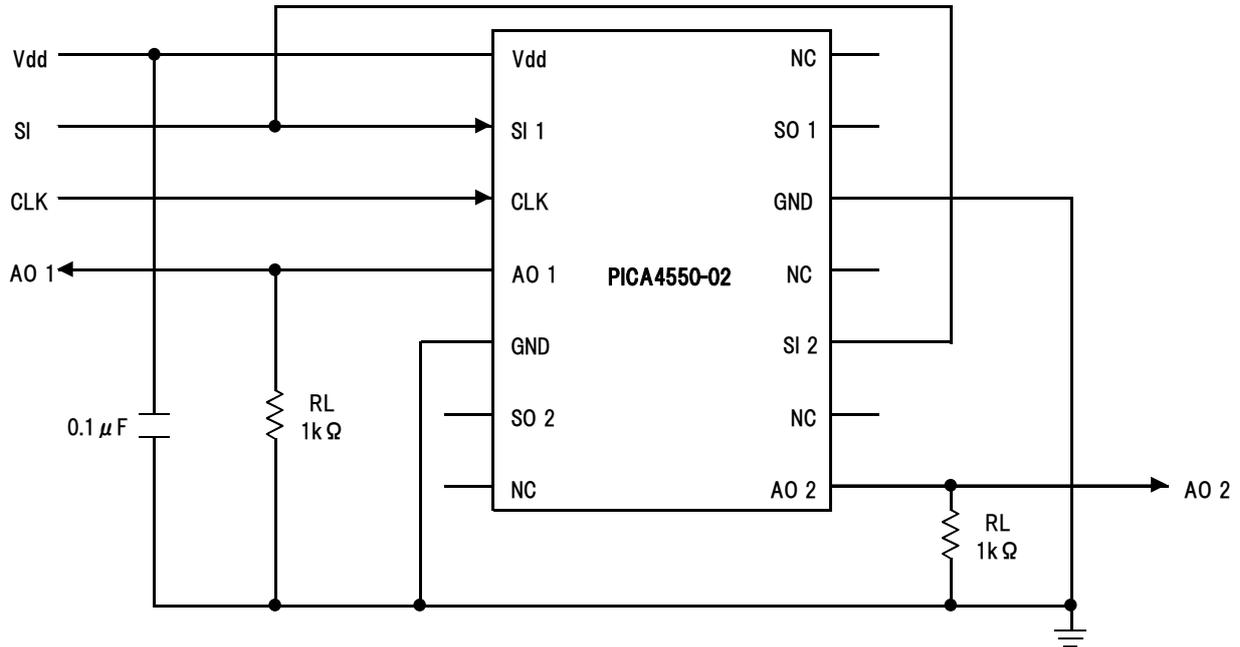
■ タイミングチャート Timing Chart



本資料に掲載しております内容は、技術の改良、進歩等によって予告なしに変更されることがあります。ご使用の際には、仕様書をご用命の上、内容の確認をお願いいたします。
 The contents of this data sheet are subject to change without advance notice for the purpose of improvement. When using this product, please refer to the latest specifications.

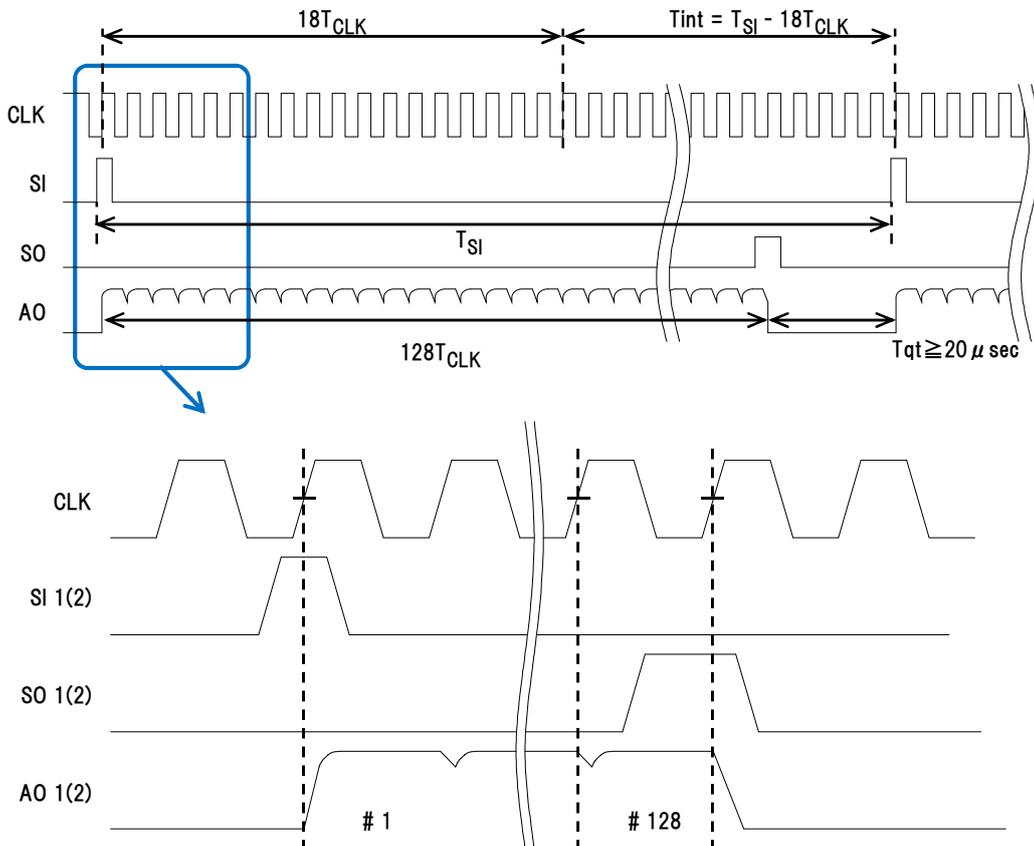
リニアアレイセンサ LINEAR ARRAY SENSOR

■ 接続例2: 並列接続 Connection example 2: Parallel connection



デバイス直近のVdd-GND間に0.1 μFのバイパスコンデンサを接続すること。
 A 0.1 μF bypass capacitor should be connected between Vdd and ground as close as possible to the device.

■ タイミングチャート Timing Chart



本資料に掲載しております内容は、技術の改良、進歩等によって予告なしに変更されることがあります。ご使用の際には、仕様書をご用命の上、内容の確認をお願いいたします。
 The contents of this data sheet are subject to change without advance notice for the purpose of improvement. When using this product, please refer to the latest specifications.